

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-337667

(P2001-337667A)

(43) 公開日 平成13年12月7日 (2001. 12. 7)

(51) Int.Cl. ⁷	識別記号	F I	テ-リ-ト*(参考)
G 0 9 G 5/00	5 5 0	G 0 9 G 5/00	5 5 0 H 5 B 0 5 7
G 0 6 T 5/00	1 0 0	G 0 6 T 5/00	1 0 0 5 B 0 8 0
	2 0 0		2 0 0 A 5 C 0 0 6
11/00	1 0 0	11/00	1 0 0 A 5 C 0 2 1
G 0 9 G 3/20	6 1 1	G 0 9 G 3/20	6 1 1 E 5 C 0 5 8

審査請求 未請求 請求項の数14 OL (全 15 頁) 最終頁に続く

(21) 出願番号 特願2001-13864(P2001-13864)

(22) 出願日 平成13年1月22日 (2001. 1. 22)

(31) 優先権主張番号 特願2000-84663(P2000-84663)

(32) 優先日 平成12年3月24日 (2000. 3. 24)

(33) 優先権主張国 日本 (J P)

(71) 出願人 000005049

シャープ株式会社

大阪府大阪市阿倍野区長池町22番22号

(72) 発明者 吉田 育弘

大阪府大阪市阿倍野区長池町22番22号 シ

ャープ株式会社内

(72) 発明者 古川 浩之

大阪府大阪市阿倍野区長池町22番22号 シ

ャープ株式会社内

(74) 代理人 100080034

弁理士 原 謙三

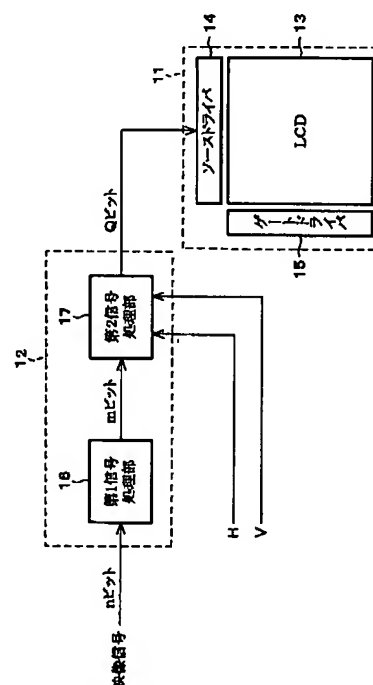
最終頁に続く

(54) 【発明の名称】 画像処理装置およびそれを備えた画像表示装置

(57) 【要約】

【課題】 装置が簡素で、表示画像に疑似輪郭を発生させず、表示品位の向上を図ることのできる画像処理装置およびそれを備えた画像表示装置を安価に提供する。

【解決手段】 映像信号として入力された n ビット (n は自然数) のデジタル信号に対して γ 補正を行って、 m ビット ($m > n$: m は自然数) のデジタル信号に変換する第1信号処理回路16と、上記第1信号処理回路16からの m ビットのデジタル信号に、疑似輪郭を低減するためのノイズ信号を加算した後、下位 ($m-Q$) ビット ($Q \leq n$: Q は自然数) を切り捨てて得られた Q ビットのデジタル信号を、表示部11に出力する第2信号処理回路17とを有する。



(2) 001-337667 (P2001-33T)8

【特許請求の範囲】

【請求項1】映像信号として入力された n ビット（ n は自然数）のデジタル信号に対して γ 補正を行って、 m ビット（ $m > n$ ： m は自然数）のデジタル信号に変換する第1信号処理回路と、

上記第1信号処理回路からの m ビットのデジタル信号にノイズ信号を加算した後、下位（ $m-Q$ ）ビット（ $Q \leq n$ ： Q は自然数）を切り捨てて得られた Q ビットのデジタル信号を出力する第2信号処理回路とを有することを特徴とする画像処理装置。

【請求項2】上記第1信号処理回路は、入力された n ビットのデジタル信号を、予め設定された値に基づいて m ビットのデジタル信号に変換するビット変換手段を備えていることを特徴とする請求項1記載の画像処理装置。

【請求項3】上記ビット変換手段は、入力された信号に対応する予め設定された出力値に置き換えるルックアップテーブルからなることを特徴とする請求項2記載の画像処理装置。

【請求項4】上記ビット変換手段は、数値計算により n ビットのデジタル信号を m （ $m > n$ ）ビットのデジタル信号に変換する演算素子からなることを特徴とする請求項2記載の画像処理装置。

【請求項5】請求項2ないし4の何れかに記載の画像処理装置であって、

上記ビット変換手段に設定された値は、上記画像処理装置を備えた画像表示装置に具備された表示手段を駆動する駆動手段の性能のバラツキを吸収するように書き換えられることを特徴とする画像処理装置。

【請求項6】請求項2ないし4の何れかに記載の画像処理装置であって、

上記ビット変換手段に設定された値は、上記画像処理装置を備えた画像表示装置の周囲の明るさに基づいて書き換えられることを特徴とする画像処理装置。

【請求項7】請求項2ないし4の何れかに記載の画像処理装置であって、

上記ビット変換手段に設定された値は、上記画像処理装置を備えた画像表示装置に具備された表示手段の表示画像全体の明るさに基づいて書き換えられることを特徴とする画像処理装置。

【請求項8】上記第1信号処理回路および第2信号処理回路は、RGBの色毎に設けられていることを特徴とする請求項1ないし7の何れかに記載の画像処理装置。

【請求項9】入力された m ビット（ m は自然数）のデジタル信号にノイズ信号を加算した後、下位（ $m-Q$ ）ビット（ $Q < m$ ： Q は自然数）を切り捨てて得られた Q ビットのデジタル信号を出力する信号処理回路とを有することを特徴とする画像処理装置。

【請求項10】上記ノイズ信号の信号レベルの平均値は、ゼロになるように設定されていることを特徴とする請求項1ないし9の何れかに記載の画像処理装置。

【請求項11】上記ノイズ信号は、振幅の周期に規則性のないランダム性のノイズ信号であることを特徴とする請求項1ないし10の何れかに記載の画像処理装置。

【請求項12】上記ノイズ信号は、任意のノイズパターンテーブルを用い、該ノイズパターンテーブルの開始点を、フィールド毎に、あるいはノイズパターンテーブル毎に切り換えることにより得られるノイズ信号であることを特徴する請求項1ないし11の何れかに記載の画像処理装置。

【請求項13】上記ノイズ信号の振幅の度数分布は、該ノイズ信号の振幅ゼロを中心としたガウス分布であることを特徴とする請求項1ないし12の何れかに記載の画像処理装置。

【請求項14】請求項1ないし13の何れかに記載の画像処理装置を備えたことを特徴する画像表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、映像信号としてデジタル信号が入力され、デジタル画像表示を行うデジタル画像表示装置に用いられる画像処理装置およびそれを備えた画像表示装置に関するものである。

【0002】

【従来の技術】従来より、デジタル画像表示装置に入力されるデジタルの映像信号は、CRT（cathode ray tube）装置の表示特性に近づけるために、通常、 γ 補正が行われる。

【0003】しかしながら、 γ 補正を行った映像信号をそのままデジタル画像表示装置に入力した場合、表示画像に疑似輪郭が発生し、表示品位を低下させるという問題が生じる。

【0004】そこで、例えば、特開平9-185707号公報には、誤差拡散法を用いた信号処理技術、すなわち映像信号中に制御された雑音信号をランダムに加算し、線形ルミナンス特性を有するディスプレイ装置や空間光変調素子に必要な γ 補正を行うことで、 γ 補正によって発生する疑似輪郭を低減する技術が開示されている。

【0005】

【発明が解決しようとする課題】ところが、上記公報に開示された誤差拡散法では、誤差を蓄積させないように、映像信号に加算する雑音信号を記憶してフィードバックさせている。このため、雑音信号を記憶するためのメモリと、フィードバックさせる回路とを別途設ける必要があるため、装置が複雑化し、高価になるという問題が生じる。

【0006】本発明は、上記の問題点を解決するためになされたもので、その目的は、 γ 補正によって発生する疑似輪郭の低減を、簡単な回路構成で達成できる画像処理装置およびそれを備えた画像表示装置を安価に提供することにある。

(3) 001-337667 (P2001-33T)8

【0007】

【課題を解決するための手段】本発明の画像処理装置は、上記の課題を解決するために、映像信号としてのデジタル信号が入力されることにより、該デジタル信号に応じた画像を表示する n ビット（ n は自然数）の表示特性を有する表示手段を備えた画像表示装置に用いられ、上記映像信号として入力された n ビットのデジタル信号に対して γ 補正を行って、 m ビット（ $m > n$ ： m は自然数）のデジタル信号に変換する第1信号処理回路と、上記第1信号処理回路からの m ビットのデジタル信号に、疑似輪郭を低減させるためのノイズ信号を加算した後、下位（ $m-Q$ ）ビット（ $Q \leq n$ ： Q は自然数）を切り捨てて得られた Q ビットのデジタル信号を、上記表示手段に出力する第2信号処理回路とを有することを特徴としている。

【0008】上記の構成によれば、入力される n ビットのデジタル信号は、まず、 γ 補正が行われて m ビットのデジタル信号に拡張され、次いで、 m ビットのデジタル信号は、疑似輪郭を低減させるためのノイズ信号が加算され、下位（ $m-Q$ ）ビットを切り捨てて Q ビットのデジタル信号に変換され、次に、 n ビットのデジタル信号は、 Q ビットの表示特性を有する表示手段に入力される。

【0009】これにより、表示手段にはビット落ちしていないデジタル信号が入力されることになる。つまり、8ビットの表示特性の表示手段に8ビットのデジタル信号が入力されることになる。

【0010】しかも、 m ビットのデジタル信号には、疑似輪郭を低減させるためのノイズ信号が加算されることにより、表示されるべき画像の隣接する画素における濃淡の急激な変化が防止される。ここで、 m ビットのデジタル信号は、疑似輪郭の発生が少ない映像信号となっている。

【0011】そして、この疑似輪郭の発生が少ない m ビットのデジタル信号の下位（ $m-Q$ ）ビットが切り捨てられて表示手段の表示特性と同じ Q ビットのデジタル信号に変換される。この Q ビットのデジタル信号は、表示されるべき画像の隣接する画素における濃淡が急激に移行されていない映像信号、すなわち疑似輪郭の発生していない映像信号となっている。

【0012】それゆえ、この Q ビットのデジタル信号を、 Q ビットの表示特性を有する表示手段に入力することにより、疑似輪郭のほとんど発生していない高品位な表示画像を得ることができる。

【0013】また、本発明の画像表示装置は、入力された m ビット（ m は自然数）のデジタル信号に疑似輪郭を低減させるためのノイズ信号を加算した後、下位（ $m-Q$ ）ビット（ $Q < m$ ： Q は自然数）を切り捨てて得られた Q ビットのデジタル信号を出力する信号処理回路を有することを特徴としている。

【0014】上記の構成によれば、 m ビットのデジタル信号にノイズ信号を加えた後に、下位（ $m-Q$ ）ビットを切り捨てるため、単に下位（ $m-Q$ ）ビットが間引きされたのではなく、 Q ビットのデジタル信号により m ビット相当の表示特性を疑似的に表現することが可能となる。

【0015】上記の m ビットのデジタル信号に加算するノイズ信号の信号レベルの平均値は、ゼロになるように設定すればよい。このように設定されたノイズ信号をランダムにデジタル信号に加算しても、ノイズ信号の加算による信号の誤差は蓄積されることはない。

【0016】これにより、従来の誤差拡散法によりノイズ信号をデジタル信号に加算した場合に、誤差の蓄積を防止するために必要であったメモリやフィードバック回路等の手段を必要としなくなるので、装置を簡略化でき、安価な画像処理装置を提供することができる。

【0017】上記ノイズ信号は、振幅の周期に規則性のないランダム性のノイズ信号であってもよい。

【0018】この場合、ノイズ信号の振幅の周期に規則性がないので、画像表示装置として液晶表示装置を使用した場合における反転駆動の規則性と干渉を起こすことが無く、この結果、表示画像の画質劣化が生ずる心配がない。

【0019】上記ノイズ信号は、任意のノイズパターンテーブルを用い、該ノイズパターンテーブルの開始点を、フィールド毎に、あるいはノイズパターンテーブル毎に切り換えることにより得られるノイズ信号であってもよい。

【0020】この場合、ノイズパターンテーブルの開始点を、フィールド毎に切り換えると、全ての画素についてノイズレベルは均等に丸められるため、全ての画素が、全ての量子化レベルの値を表現することができる。

【0021】また、ノイズパターンテーブルの開始点を、ノイズパターンテーブル毎に切り換えると、ノイズパターンテーブルを単位としたレベル平均化が可能となる。

【0022】上記ノイズ信号の振幅の度数分布は、該ノイズ信号の振幅ゼロを中心としたガウス分布であってもよい。

【0023】この場合、ノイズ信号の振幅の度数分布がガウス分布となっているので、ノイズが最も目立ちにくくなり、この結果、表示画像の画質低下を生じさせない。

【0024】また、上記第1信号処理回路は、入力された n ビットのデジタル信号を、予め設定された値に基づいて m ビットのデジタル信号に変換するビット変換手段を備えていてもよい。

【0025】この場合、ビット変換手段に設定される値を、表示手段の表示特性や画像表示装置における周囲の環境等の種々の条件を考慮して設定すれば、表示画像の

(4) 001-337667 (P2001-33T18)

表示品位をさらに向上させることができる。

【0026】例えば、ビット変換手段に設定された値は、上記表示手段を駆動する駆動手段の性能のバラツキを吸収するように書き換えられることが考えられる。

【0027】この場合、表示手段毎に生じる表示性能のバラツキが吸収できるようになるので、表示手段の個体間の表示性能の差を厳密に考慮しないでよくなる。この結果、画像表示装置全体の歩留りを向上させることができるので、該画像表示装置の製造に係る費用を大幅に低減することができる。

【0028】また、上記ビット変換手段に設定された値は、上記画像表示装置の周囲の明るさに基づいて書き換えることが考えられる。

【0029】この場合、画像表示装置の周囲が暗い場合には、表示画像の暗い部分の階調数を上げるように上記設定値を書き換え、一方、画像表示装置の周囲が明るい場合には、表示画像の明るい部分の階調数を上げるように上記設定値を書き換えるようにすれば、画像表示装置の周囲の明るさに関わらず、常に高品位の画像を表示させることができる。

【0030】また、上記ビット変換手段に設定された値は、上記表示手段に表示される画像内の表示特性に基づいて書き換えられることが考えられる。

【0031】この場合、表示画像全体が暗い場合には、表示画像の暗い部分の階調数を上げるように上記設定値を書き換え、表示画像全体が明るい場合には、表示画像の明るい部分の階調数を上げるように上記設定値を書き換えるようにすれば、画像表示装置に表示される画像の明るさに関わらず、常に高品位の画像を表示させることができる。

【0032】上記ビット変換手段は、入力された信号に対応する予め設定された出力値に置き換えるルックアップテーブルで構成されていてもよい。

【0033】この場合、ルックアップテーブルには、入力値に対応する出力値が予め設定されているので、ビット変換手段における処理を迅速に行うことができる。しかも、ビット変換手段の構造を簡略化できるので、画像処理装置全体の構成も簡略化できる。

【0034】また、上記ビット変換手段は、数値計算により n ビットのデジタル信号を m ($m > n$) ビットのデジタル信号に変換する演算素子で構成されていてもよい。

【0035】この場合、上記演算素子として、CPU (Central Processing Unit) やDSP (Digital Signal Processor) が考えられる。

【0036】これらCPUやDSP等はプログラマブルな素子であるので、ビット変換手段における設定値の書き換えに伴うユーザーインターフェースが簡単になり、操作がし易くなるという利点を有する。

【0037】また、画像表示装置においてカラー画像を

表示する場合には、上記第1信号処理回路および第2信号処理回路を、RGBの色毎に設ければよい。

【0038】さらに、上記構成の画像処理装置を画像表示装置に備えてもよい。この場合、画像表示装置における表示部に入力される信号の処理は、画像処理装置側で行われるようになっているので、表示部側に表示品位を高めるための高価な装置を必要としない。これにより、従来からある画像表示装置を使用することができるので、高品位な画像表示装置を安価に提供することができる。

【0039】

【発明の実施の形態】本発明の実施の一形態について説明すれば、以下の通りである。なお、本実施の形態では、画像表示装置として、液晶表示装置について説明する。

【0040】本実施の形態に係る液晶表示装置は、図1に示すように、映像信号に応じた画像を表示するための表示手段としての表示部11と、映像信号を上記表示部11の表示特性に合わせて処理する画像処理装置12とを備えている。

【0041】上記表示部11は、 Q ビット (Q は自然数) の表示性能、即ち階調数が 2^Q であるLCD (liquid crystal display) 13と、このLCD 13を駆動させるための駆動手段としてのソースドライバ14およびゲートドライバ15とを含んでいる。

【0042】上記ソースドライバ14は、上記画像処理装置12により処理された映像信号が入力され、入力された信号に対応する電圧をLCD 13のソース電極線 (図示せず) に印加するようになっている。

【0043】一方、上記ゲートドライバ15は、同期信号発生回路 (図示せず) から出力される同期信号 (水平同期信号H、垂直同期信号V) が入力され、入力された同期信号に対応する電圧をゲート電極線 (図示せず) に印加するようになっている。

【0044】上記画像処理装置12は、映像信号として入力された n ビット (n は自然数) のデジタル信号を γ 補正した後、 m ビット ($m > n$: m は自然数) のデジタル信号に変換して出力するビット変換手段を備えた第1信号処理部 (第1信号処理回路) 16と、該第1信号処理部16からの m ビットのデジタル信号に対して、 m ビットのうち下位 ($m - Q$) ビット ($Q \leq n$: Q は自然数) を切り捨てて Q ビットのデジタル信号に変換して出力する第2信号処理部 (第2信号処理回路) 17とを備えている。

【0045】従って、上記表示部11のソースドライバ14に入力されるデジタル信号のビット数 Q は、入力されたビット数と同じ n ビットあるいはそれより小さいビット数となる。

【0046】この結果、映像信号を γ 補正する際に生じるビット落ちによる疑似輪郭が発生しないようになるの

(5) 001-337667 (P2001-33T:8)

で、上記構成の液晶表示装置における表示画像の表示品位を大幅に向上させることができる。

【0047】以下の説明では、 $n=8$ 、 $m=10$ 、 $Q=8$ として説明する。すなわち、上記LCD13は、 $Q=8$ ビットの表示性能を有する表示装置として説明し、また、上記画像処理装置12では、まず、 $n=8$ ビットのデジタル信号を第1信号処理部16において $m=10$ ビットのデジタル信号にビット数を拡張し、次に、 $m=10$ ビットのデジタル信号を第2信号処理部17において下位2ビット($m-Q$)を切り捨てて $Q=8$ ビットのデジタル信号に変換するものとして説明する。

【0048】ここで、画像処理装置12について以下に説明する。

【0049】はじめに、画像処理装置12内の第1信号処理部16における信号処理について、図2～図5を参照しながら以下に説明する。なお、表示部11のLCD13は、表示電極に印加される電圧が増加するにつれて透過率が低下するノーマリーホワイトモードの液晶で構成されているものとする。

【0050】上記第1信号処理部16は、図2(a)に示すように、入力された8ビットのデジタル信号を γ 補正して最終的に10ビットのデジタル信号に変換するビット変換手段としてのLUT(ルックアップテーブル)18を備えている。すなわち、上記LUT18は、図2(b)に示すように、8ビットのデジタル信号の信号レベル(入力値)を、これに対応する10ビットのデジタル信号の信号レベル(出力値)に変換するものである。

【0051】上記LUT18の出力値の設定について、図3～図5を参照しながら以下に説明する。

【0052】図3は、入力された8ビットのデジタル信号の信号レベルと上記LCD13の透過率との関係を示すグラフである。これは、テレビジョンシステムで多用される $\gamma=2.2$ の状態を表わしている。また、図4は、上記LCD13の表示特性を示すグラフであり、該LCD13の電極への印加電圧と、該LCD13の透過率との関係を示すグラフである。また、図5は、図2(b)で示された8ビットのデジタル信号を10ビットのデジタル信号に変換したときの、デジタル信号の信号レベルと上記LCD13の透過率との関係を示すグラフである。

【0053】図5に示すグラフは次のようにして作る。図4より、印加電圧が1.00Vのとき透過率は100%で、このとき入力されるデジタル信号の信号レベルは1023、印加電圧が4.50Vのとき透過率は0%で、このとき入力されるデジタル信号の信号レベルは0である。同様に、透過率50%のとき印加電圧は2.50Vで、信号レベルは584($1023 - (2.50 - 1.00) / (4.50 - 1.00) \times 1024$ で求められる)、また、透過率20%のとき印加電圧は3.20Vで信号レベルは379になる。さらに、透過率70

%のとき印加電圧は2.20Vで信号レベルは672、透過率90%のとき印加電圧は1.70Vで信号レベルは818になる。

【0054】ここで、上記信号レベルとは、映像信号の階調数を示すものであり、8ビットの場合、 $2^8=256$ 階調となるので、図3のグラフの横軸の目盛は0～255となっている。また、10ビットの場合、 $2^{10}=1024$ 階調となるので、図5のグラフの横軸の目盛は0～1023となっている。

【0055】図2(b)は、このようにして得られた図5と図3の関係をつなぐものである。例えば、透過率50%のとき、図3より入力レベルは192であり、一方10ビット値は図5より584である。つまり、図2(b)は入力値192入力を出力値584に変換するグラフとなっている。同様に、上記グラフでは、透過率20%のとき入力値128は出力値379、透過率70%のとき入力値220は出力値672、透過率90%のとき入力値242は出力値818に変換するようになっている。

【0056】このような対応関係をすべてのレベルについて求め、図2(b)を得る。

【0057】上述のようにして出力値が決定されたLUT18を用いて、8ビットで入力されたデジタル信号を、10ビットのデジタル信号に変換する。この変換後の10ビットのデジタル信号の信号レベルとLCD13の透過率との関係は、図5に示すグラフのようになる。

【0058】次に、画像処理装置12内の第2信号処理部17における信号処理について以下に説明する。

【0059】上記第2信号処理部17は、図6に示すように、入力されたデジタル信号に加えるノイズ信号を発生するノイズ発生回路19と、入力されたデジタル信号にノイズ発生回路19からのノイズを加算する加算器20と、ノイズ信号が加算されたデジタル信号のビット数を変換するビット数変換回路21とで構成されたBDE(Bit-Depth Extension)22からなっている。上記ノイズ発生回路19には、同期信号発生回路(図示せず)から出力される同期信号(水平同期信号H、垂直同期信号V)が入力される。

【0060】すなわち、上記第2信号処理部17は、上記第1信号処理部16からの10ビットのデジタル信号に対して、ノイズ信号を加算して、下位2ビットを切り捨てて8ビットのデジタル信号に変換するようになっている。

【0061】ここで、上記第2信号処理部17において、デジタル信号には、疑似輪郭を低減させるためのノイズ信号が加算されることにより、表示されるべき画像の隣接する画素における濃淡の急激な変化が防止される。このノイズ信号が加算された10ビットのデジタル信号は、疑似輪郭の発生の少ない映像信号となっている。

(6) 001-337667 (P2001-33T:8)

【0062】そして、この疑似輪郭の発生が少ない10ビットのデジタル信号の下位2ビットを切り捨てて8ビットのデジタル信号にし、8ビットの表示特性を有する表示部11に入力される。この表示部11に入力される8ビットのデジタル信号は、表示されるべき画像の隣接する画素における濃淡が急激に移行されていない映像信号、すなわち疑似輪郭の発生していない映像信号となっている。

【0063】それゆえ、この8ビットのデジタル信号を、8ビットの表示特性を有する表示手段に入力することにより、疑似輪郭のほとんど発生していない高品位な表示画像が得られる。

【0064】上記ノイズ発生回路19は、映像信号中に疑似輪郭を発生させないためのノイズ信号を発生する回路である。

【0065】発生するノイズ信号の信号レベルの平均値は、ゼロとなるように設定されている。

【0066】あるいは、特定のパターンテーブルを使用してもノイズを発生することが可能である。例えば、ノイズ発生回路19は、図7に示すように、ノイズROM41とアドレスカウンタ42で構成されている。アドレスカウンタ42には、水平同期信号Hと垂直同期信号Vとクロック（図示せず）が入力されている。

【0067】上記ノイズROM41には、1画面分のノイズが記憶され、一方、上記アドレスカウンタ42では、水平1画素毎に水平アドレスが、また、垂直1ライン毎に垂直アドレスがインクリメントされ、この出力がノイズROM41に加えられる。この結果、ノイズROM41からは、1画面分のノイズが画素毎に順次得られる。これを、図6に示す加算回路20で映像信号に加算する。

【0068】上記ノイズROM41は、1画面分ではなく、例えば16×16、32×32等の小さなブロックを単位としてノイズを記憶するようにしてもよい。この場合、アドレスカウンタ42は、16または32毎にリセットされ、同じノイズデータをブロック単位で繰り返して出力するように構成する。ここで、アドレスカウンタ42に加えられている水平同期信号H、垂直同期信号Vはこの目的で用いられる。また、ノイズデータは、後述するようにランダムな信号であるので、16あるいは32といったブロックを単位としても、周期性が視覚的に問題となるようなことはない。このため、このような構成を取ることにより、ノイズROM41のROM容量を大幅に削減できる利点がある。

【0069】さらに、上記アドレスカウンタ42は、次のように構成することも可能である。つまり、画面のフィールド毎（垂直同期信号V毎）、あるいは、ブロック境界毎に先頭アドレスを変更するように構成する。

【0070】例えば、ノイズを16×16のブロック構成にする場合には、まず最初のブロックではノイズROM41のアドレス（0、0）を先頭に、画素毎に順にアドレス（15、15）までノイズを読み出し、次のブロックでは、ノイズROM41のアドレス（1、1）を先頭にアドレス（15、15）まで読み出し、さらに引き続いて、アドレス（0、0）（0、15）を経て、アドレス（1、0）まで読み出すように構成し、その次のブロックではアドレス（2、2）を先頭にアドレス（15、15）まで読み出し、さらに引き続いてアドレス（0、0）（0、15）（1、0）（1、15）を経て、アドレス（2、1）まで読み出し、以下、同様に読み出す。

【0071】この例では、ブロック境界毎に、つまり一ブロック読み出す毎に、水平、垂直ともに開始アドレスを1アドレスずつインクリメントするようにしたが、2以上のアドレスをインクリメントするようにしてもよいし、水平または垂直いずれかのみをインクリメントするようにしてもよい。

【0072】あるいは、フレーム単位で先頭アドレスを変える場合には、まず最初のフレームではノイズROM41のアドレス（0、0）を先頭に、画素毎に順にアドレス（15、15）までノイズを読み出し、次のブロックも同様にアドレス（0、0）から順に読み出し、以下、このフレームの中では順次繰り返して読み出す一方、次のフレームでは、ノイズROM41のアドレス（1、1）を先頭にアドレス（15、15）まで読み出し、さらに引き続いてアドレス（0、0）（0、15）を経て、アドレス（1、0）まで読み出すように構成し、以下、このような読み出し方をこのフレームでは最後まで継続し、さらに、その次のフレームではアドレス（2、2）を先頭にアドレス（15、15）まで読み出し、さらに、引き続いてアドレス（0、0）（0、15）（1、0）（1、15）を経て、アドレス（2、1）まで読み出すようにし、この読み出し方を最後まで継続する。

【0073】この例では、フレーム毎に、水平、垂直ともに開始アドレスを1アドレスずつインクリメントするようにしたが、2以上のアドレスをインクリメントするようにしてもよいし、水平または垂直いずれかのみをインクリメントするようにしてもよい。

【0074】ここでは、フレーム内でブロック毎に読み出し開始アドレスを変更する方法と、さらに、フレーム毎に読み出し開始アドレスを変更する方法を示したが、このような組み合わせは任意に考えられる。このように、読み出し開始アドレスを順次変更することにより、もともと目立たないブロック境界をさらに目立ちにくくすることが可能である。これは、このような読み出し方を行うことで、16×16等のブロック構造を有するノイズのブロック構造そのものをなくすることができるからである。

【0075】また、特に、フレーム毎に開始位置を変更する方法では、次の特有の効果を奏する。つまり、液晶表示装置では、一般に一フレーム以下の速度では応答せ

(7) 001-337667 (P2001-33T8)

ず、一フレーム単位で変化するノイズには完全に追従できないため、結果的に、画素毎に、信号値にノイズの平均的な値を加えた値を表示することになる。これにより、この方法では、後述するように、信号を何ビットかに丸める処理を行ったとしても、すべての画素について均等に丸めた場合の誤差を生じさせることができる。このことは、全ての画素が、全ての量子化レベルの値を表現することができるようになることを意味する。

【0076】これに対して、先に述べたフレーム毎にノイズを変化させない方法では、所謂面積階調法の原理で階調を表現するため、それぞれの画素毎に着目すると、全ての量子化レベルを表示できるとはいえず、画面のある大きさを単位として平均的に全ての階調を表現できるようになる方法であるといえる。

【0077】したがって、フレーム毎にノイズを変化させる方法では、画素単位で全ての階調を表現できるようになり、かつ、上記したようにブロック単位で先頭アドレスを変化させる方法を併用すると、少ないメモリ容量でもブロック境界が目立たないという特徴を奏する。さらに、後述するように、ノイズの性質を工夫することにより、液晶に適した特徴をも兼ね備えることができるものである。

【0078】これにより、ノイズ発生回路19にて発生したノイズ信号が加算されたデジタル信号では、平均的な誤差が蓄積されないようになり、誤差蓄積を防止するための特別な回路を設ける必要がなくなる。

【0079】なお、発生するノイズ信号の信号レベルの平均値をゼロにするには、例えば、乱数発生ソフトを使用して乱数を発生させ、この発生した乱数の信号の振幅の平均をゼロとするようなアルゴリズムにより容易に実現することができる。

【0080】上記乱数発生ソフトは、ランダムなノイズ信号を発生させるために用いる。このノイズ信号は、近接画素間の振幅自己相関性が低く、その分布する範囲において度数がゼロである振幅値が存在しないものが望ましい。また、ノイズ信号の振幅の度数分布は、該ノイズ信号の振幅ゼロを中心としたガウス分布であることが望ましい。

【0081】つまり、上記のランダムなノイズ信号は、図8に示すように、ノイズレベル ΔV の振幅が、上限レベルおよび下限レベルを逸脱することなく、また、そのレベルの平均値は、定められた範囲（例えば、1フィールド）においていつもゼロである。また、ノイズレベルの度数分布は、図9に示すように、ガウス分布であることが最も自然であると考えられる。

【0082】ここで、ノイズ信号の近接画素間の自己相関性が低ければ、付加するノイズ信号には振幅の周期に規則性がほとんどなく、ランダム性が高いものを得ることができる。この点は、本発明を液晶表示装置に用いた場合に特に効果を奏する点である。つまり、液晶表示装

置では、AC駆動を行なうために、一般にドット反転やライン反転、あるいはフレーム反転駆動等を行なうが、この反転周期は液晶表示装置毎で異なり、統一されていない。

【0083】このような反転駆動を行なっているために、液晶表示装置にはキラパターンが存在し、まれにそのキラパターンを表示する必要があるときに、大きな画質劣化が生ずる。従って、どのような画像でも満足な画質で表示できるものではない。また、反転駆動は人為的な規則的な周期に基づいて行なわれるため、キラパターンも規則的な周期を有する画像になる場合が多い。

【0084】そこで、付加するノイズ信号の振幅の周期に規則性があると、まれにその規則と反転駆動の規則が干渉して、大きな画質劣化を引き起こすことがある。例えば、ある液晶表示装置では何ら問題なくとも、別の液晶表示装置では大きな問題となり、画質改善は勿論、その原因の究明すら困難になることが多い。

【0085】一方、本発明のように規則性がないノイズ信号を付加信号に用いると、反転駆動の規則性と干渉を起こすことが無く、画質劣化を生ずる心配がない。また、どのような液晶表示装置に対してもキラパターンとなることなく、画質劣化を生ずることがない。

【0086】次に、ノイズ信号の振幅の平均値がゼロであることにより次の利点がある。この回路では、疑似輪郭を減ずるために画素毎に値の異なるノイズ信号を付加するので、画素毎で値を見ると付加したノイズ信号分だけ変化することが必要である。しかし、大面積でみると、画面の明るさが変化して問題となる。つまり、ノイズ信号を付加すると、大面積で見た場合、ノイズ信号の振幅の平均値だけ画面の明るさが変化するため、ノイズ信号を付加しても明るさが変化しないようにするためには、ノイズ信号の平均値がゼロである必要がある。従って、ノイズ信号の振幅の平均値をゼロにすることで、疑似輪郭を減じる効果のみを有し、大面積の明るさが変化する弊害が発生しないようにできる。

【0087】また、ノイズ信号の値が、分布する範囲において度数がゼロである振幅値が存在せず、かつ振幅の度数分布がゼロを中心としたガウス分布であることにより、映像信号を何ビットに丸める処理を行なったとしても、すべての条件について均等に疑似輪郭が見えなくなるようにできる。これに対して、度数が0である振幅値が存在すると、その値を丸めるときにノイズ信号の効果がなくなり、疑似輪郭を生ずる場合がある。

【0088】また、ノイズ信号の振幅の度数分布がガウス分布である場合に、表示画像におけるノイズは最も目立ちにくくなる利点がある。逆に、ガウス分布以外であった場合には、ノイズ自体が目につきやすくなり、画質を低下させる。

【0089】また、従来の誤差拡散法によりノイズ信号

(8) 001-337667 (P2001-33T)8

をデジタル信号に加算した場合に、誤差の蓄積を防止するために必要であったメモリやフィードバック回路等の手段を必要としなくなるので、装置を簡略化でき、安価な画像処理装置を提供することができる。

【0090】上記第2信号処理部17から出力される8ビットのデジタル信号は、図1に示す表示部11のソースドライバ14に入力され、該ソースドライバ14において、所定の電圧に変換され、LCD13内の信号線に印加される。

【0091】このように、8ビットの映像信号が、ビット落ちすることなく8ビットの表示特性を有する表示部11に入力されるので、ビット落ちにより発生する疑似輪郭を無くすることができる。しかも、途中で疑似輪郭を低減するようにノイズ信号が加算されているので、 γ 補正により発生する疑似輪郭をも低減させることができる。この結果、表示品位の高い画像を得ることができる。

【0092】なお、上記構成の液晶表示装置において、カラー画像を表示する場合には、図1に示す第1信号処理部16および第2信号処理部17をそれぞれRGB3つ分用意してもよい。

【0093】例えば、第1信号処理部16に、図10(a)に示すような信号レベルの映像信号が入力されたとき、該第1信号処理部16内のRGBの色毎に設けられたLUT18によって、図10(b)～図10(d)に示すようなRGBそれぞれに対応した信号が得られる。ここで、上記LUT18は、上述した場合と同様に、入力信号が8ビットであれば、出力信号を10ビットにするように γ 補正を行うようにすればよい。RGB各々の特性は、若干異なると予想される。

【0094】そして、 γ 補正されたRGBそれぞれの出力信号は、それぞれに対応した第2信号処理部17に入力され、ビット変換処理が施され、8ビットの信号として表示部11に出力するようにすればよい。

【0095】また、上記構成の液晶表示装置では、画像処理装置12側で該液晶表示装置の表示品位を調整することができるので、画像処理装置12を表示部11とは別体に構成してもよい。この場合、表示部11の個体差が生じていても、画像処理装置12側で表示品位を適切に調整することができるので、どのような表示部11を用いても表示品位の高い画像を得ることができる。

【0096】これにより、例えばパーソナルコンピュータ等のようにビデオカードにより表示制御を行うディスプレイ装置に上記構成の液晶表示装置を適用した場合、ビデオカード側ではなく、液晶表示装置に備えられた画像処理装置12側で高画質化を図るために、高価なビデオカードを用いることなく、既存の安価なビデオカードしかないパソコンによって、高画質化を図ることができる。

【0097】ところで、上記構成の画像処理装置12に

含まれているLUT18は、上述したように、表示部11の表示特性に応じて設定されるものであり、予め設定した値を利用してもよいし、以下に説明するようにリアルタイムで書き換え可能にしてもよい。

【0098】ここで、LUT18の値の書き換え方法について以下に説明する。このLUT18の値の書き換え方法の具体例を示すと以下ようになる。

【0099】1. LCDの表示特性(V-Tカーブ)に応じて書き換える。

【0100】2. IC毎(ソース)のバラツキを吸収するように書き換える。

【0101】3. 周囲の明るさに基づいてビット配分を書き換える。

【0102】4. 入力信号の平均レベルに基づいてビット配分を書き換える。

【0103】5. RGB3つ用意し、各色毎に調整して書き換える。

【0104】上記の方法を実現するための装置は、図11に示す画像表示装置のようになる。なお、説明の便宜上、前記説明で使用した部材と同一部材については、同一番号を付記してその説明を省略する。

【0105】上記画像表示装置は、図11に示すように、表示部11と、LUT18、BDE22、制御回路23、領域判定回路24、平均値計算回路25、記憶部26を有する画像処理装置32とを含んでいる。上記表示部11は、図1に示す画像表示装置と同様の構成である。

【0106】上記領域判定回路24は、ソースドライバ14およびゲートドライバ15に入力される同じ同期信号が入力されるようになっており、LCD13において表示する領域を判定するようになっている。そして、領域判定回路24は、判定した領域情報を制御回路23に出力するようになっている。

【0107】上記平均値計算回路25は、LUT18に入力される同じ映像信号が入力されるようになっており、映像信号に含まれる明るさの平均値を計算するようになっている。そして、平均値計算回路25は、計算して得られた値を制御回路23に出力するようになっている。

【0108】また、上記画像表示装置は、該画像表示装置周囲の明るさを検知するための明るさセンサ27と、ユーザーがLUT18の値について変更するためのユーザー調整回路28とを備え、それぞれの信号は制御回路23に入力されるようになっている。

【0109】また、インターフェイス40を通じてパソコン41からも信号が入力できるようになっている。この場合、ユーザーがパソコン41上から指示を与えられる利点がある。

【0110】このように、上記画像処理装置32内の制御回路23には、上述した領域判定回路24、平均値計

(9) 001-337667 (P2001-33T8)

算回路25、明るさセンサ27、ユーザー調整回路28、インターフェイス40からの信号が入力されるようになっており、それぞれの信号に基づいて、独立にLUT18の値を求めるようになっている。この求めた値は、制御回路23に接続された記憶部26に出力される。なお、各入力値は、全部を備えてもよいし、一部でもよい。

【0111】上記記憶部26は、ROMおよびRAMを有している。ここで、ROMは、新たなデータを書き込むことができないので、表示部11の表示特性に応じてLCD13のV-Tカーブを補正するような値が予め書き込まれている。また、RAMは、データの書き換えが可能であるので、制御回路23からの値を記憶するようになっている。

【0112】そして、上記記憶部26からは、制御回路23によって必要に応じてLUT18の値を書き換えるために記憶している値を該LUT18の値として出力するようになっている。これにより、LUT18の値は、種々の条件により書き換えられることになる。

【0113】このようにLUT18の値を種々の条件に応じて書き換えることにより、表示画像を常に高品位に保つことができる。

【0114】ここで、IC毎のバラツキを吸収するようにLUT18の値を書き換える方法について、図11および図12を参照しながら以下に説明する。

【0115】図12に示すように、上記ソースドライバ14は、複数のソース用駆動IC29で構成され、上記ゲートドライバ15は、複数のゲート用駆動IC30で構成されている。

【0116】上記ソース用駆動IC29は、LCD13のソース信号線（図示せず）のうち所定本数ずつ接続されており、上記ゲート用駆動IC30は、LCD13のゲート信号線（図示せず）のうち所定本数ずつ接続されている。例えば、LCD13が800×600の解像度の場合、ソース用駆動IC29を8個、ゲート用駆動IC30を6個とすれば、一つのソース用駆動IC29に接続されているソース信号線は100本であり、一つのゲート用駆動IC30に接続されているゲート信号線は100本である。

【0117】また、ソース用駆動IC29およびゲート用駆動IC30には、同期信号が入力される。これにより、各ソース用駆動IC29とゲート用駆動IC30とで囲まれた領域、すなわち、100×100の信号線で囲まれた領域13aは、上記同期信号により検出される。

【0118】このような各領域は、特定の駆動ICによって駆動される領域であり、駆動ICの特性がばらつくと領域毎に、例えば輝度差が知覚されたりする問題がある。このようなブロック毎の輝度差は、いわばこの発明で問題にする疑似輪郭と等価である。しかしながら、こ

の発明の方法では、このような疑似輪郭の抑圧に効果があるので、この発明を併用すると、もともと駆動ICの特性ばらつきに起因する画面表示特性のばらつきも減ずることができるようになる。さらに、LCD13の各領域13aの特性バラツキを予め検出するように構成することにより、領域毎の特性の差異を完全に抑圧することが可能となる。

【0119】上記のように同期信号を用いて検出された領域13aにおいて、表示特性を出荷検査装置によって予め判定し、駆動用IC（ソース用駆動IC29、ゲート用駆動IC30）の性能のバラツキを検出する。この駆動用ICのバラツキは、記憶部26に記憶される。そして、この駆動用ICのバラツキを吸収するように、LUT18の値を書き換える。これにより、表示部11に生じる表示領域毎の表示特性のバラツキを吸収することができるので、該表示部11毎の表示特性のバラツキをも吸収することができ、画像表示装置における個体間の差を無くすることができる。

【0120】具体的には、上述した領域判定回路24により判定された表示部11の領域に対応したソース用駆動IC29の特性に応じた値がLUT18に書き込まれるようになっている。このとき、上記ソース用駆動IC29には、映像信号が時系列に入力されるようになっているので、LUT18の値を時系列に順次書き換える。これにより、LUT18の値を順次書き換えることで、表示部11における表示画像の表示品位を向上させることができる。

【0121】なお、上記LUT18は、ソース用駆動IC29の数だけ設けることで、それぞれのソース用駆動IC29の特性に応じた値を予め書き込んで対応することも可能である。この場合、LUT18自体をソース用駆動IC29に含めてしまうことも可能である。

【0122】また、画像表示装置では、画像表示をしている周囲の環境によって表示画像の見え方が異なる。このような場合、例えば、画像表示装置を配置した部屋等の周囲が明るければ、表示部11に表示された画像の明るい部分の階調を高くしたり、周囲が暗ければ、表示部11に表示された画像の暗い部分の階調を高めたりするように、LUT18の値を書き換える。つまり、画像表示装置の周囲の明るさに基づいて表示画像のビット配分を書き換えるようにLUT18の値を書き換えるようにすればよい。

【0123】具体的には、明るさセンサ27を使用して、画像表示装置の置かれている周囲の明るさを検出して、この検出信号に基づいて制御回路23が適当な値を設定し、記憶部26を介してLUT18の値を書き換えるようにすればよい。

【0124】上記のように、画像表示装置の配置された周囲の明るさに応じて、LUT18の値を書き換えることにより、表示部11に表示される画像を常に見やすく

(01) 01-337667 (P2001-33T18)

することができる。

【0125】また、画像表示装置の周囲に関わらず全体的に暗い画像や明るい画像の場合にも、表示画像は見づらいものとなる。このため、入力される映像信号の信号レベルの平均値を求め、この値に表示画像のビット配分を書き換えるようにLUT18の値を書き換えるようにすればよい。

【0126】具体的には、平均値計算回路25において映像信号の信号レベルの平均値が求められる。そして、この平均値に基づいて制御回路23が適当な値を設定し、記憶部26を介してLUT18の値を書き換えるようにすればよい。つまり、入力信号である映像信号の信号レベルの平均値に基づいてビット配分を書き換えるようにLUT18の値を書き換えるようにすればよい。

【0127】また、上述のように表示画像のカラー化を考えた場合、上述のような種々の条件に応じてリアルタイムでその値が書き換えられるLUT18を、RGB3つ用意し、各色毎に調整して書き換えるようにすればよい。

【0128】なお、本実施の形態では、8ビットのデジタル信号を10ビットに拡張し、再び8ビットに変換した例を示したが、これに限定されるものではなく、例えば10ビットの表示特性のディスプレイに10ビットの信号を表示する場合や、ゲーム機や携帯電話等に使用されている4ビットの表示特性のディスプレイに4ビットの信号を表示する場合にも適用できる。

【0129】

【発明の効果】本発明の画像処理装置は、以上のように、映像信号としてのデジタル信号が入力されることにより、該デジタル信号に応じた画像を表示する n ビット（ n は自然数）の表示特性を有する表示手段を備えた画像表示装置に用いられ、上記映像信号として入力された n ビットのデジタル信号に対して γ 補正を行って、 m ビット（ $m > n$ ： m は自然数）のデジタル信号に変換する第1信号処理回路と、上記第1信号処理回路からの m ビットのデジタル信号に、疑似輪郭を低減させるためのノイズ信号を加算した後、下位（ $m-Q$ ）ビット（ $Q \leq n$ ： Q は自然数）を切り捨てて得られた Q ビットのデジタル信号を、上記表示手段に出力する第2信号処理回路とを有する構成である。

【0130】それゆえ、 n ビットのデジタル信号を、 n ビットあるいはそれより小さいビット数の表示特性を有する表示手段に入力することにより、疑似輪郭のほとんど発生していない高品位な表示画像を得ることができるという効果を奏する。

【0131】また、本発明の画像表示装置は、入力された m ビット（ m は自然数）のデジタル信号に疑似輪郭を低減させるためのノイズ信号を加算した後、下位（ $m-Q$ ）ビット（ $Q < m$ ： Q は自然数）を切り捨てて得られた Q ビットのデジタル信号を出力する信号処理回路を有

する構成である。

【0132】それゆえ、単に下位（ $m-Q$ ）ビットが間引きされたのではなく、 Q ビットのデジタル信号により m ビット相当の表示特性を疑似的に表現することが可能となる。

【0133】また、上記の m ビットのデジタル信号に加算するノイズ信号の信号レベルの平均値は、ゼロになるようにノイズを作成する。

【0134】このように作成されたノイズ信号をランダムにデジタル信号に加算しても、ノイズ信号の加算による信号の誤差は蓄積されることはない。

【0135】これにより、従来の誤差拡散法によりノイズ信号をデジタル信号に加算した場合に、誤差の蓄積を防止するために必要であったメモリやフィードバック回路等の手段を必要としなくなるので、装置を簡略化でき、安価な画像処理装置を提供することができる。また、回路全体をソース用駆動ICに含ませることも可能であり、大きな経済効果を奏する。

【0136】上記ノイズ信号は、振幅の周期に規則性のないランダム性のノイズ信号であってもよい。

【0137】この場合、ノイズ信号の振幅の周期に規則性がないので、画像表示装置として液晶表示装置を使用した場合における反転駆動の規則性と干渉を起こすことが無く、この結果、表示画像の表示品位を向上させることができるという効果を奏する。

【0138】上記ノイズ信号は、任意のノイズパターンテーブルを用い、該ノイズパターンテーブルの開始点を、フィールド毎に、あるいはノイズパターンテーブル毎に切り換えることにより得られるノイズ信号であってもよい。

【0139】この場合、ノイズパターンテーブルの開始点を、フィールド毎に切り換えると、全ての画素についてノイズレベルは均等に丸められるため、全ての画素が、全ての量子化レベルの値を表現することができるという効果を奏する。

【0140】また、ノイズパターンテーブルの開始点を、ノイズパターンテーブル毎に切り換えると、ノイズパターンテーブルを単位としたレベル平均化が可能となるという効果を奏する。

【0141】つまり、液晶表示装置では、AC駆動を行うために、一般にドット反転やライン反転あるいはフレーム反転駆動等を行うが、この反転周期は液晶表示装置毎に異なり、統一されているものではない。このような反転駆動を行っているために、仮にノイズ信号の振幅の周期に規則性があれば液晶表示装置にキラーパターンが存在することになり、まれにそのキラーパターンを表示したときには大きな画質劣化を生ずる。しかしながら、上記の記載のごとく、ノイズ信号の振幅の周期に規則性がなければ、キラーパターンは全く存在しなく、画質劣化を生ずることもない。

(1) 0 1 - 3 3 7 6 6 7 (P 2 0 0 1 - 3 3 7 6 6 7)

【0142】上記ノイズ信号の振幅の度数分布は、該ノイズ信号の振幅ゼロを中心としたガウス分布であってもよい。

【0143】この場合、ノイズ信号の振幅の度数分布がガウス分布となっているので、ノイズが最も目立ちにくくなり、この結果、表示画像の表示品位を向上させることができるという効果を奏する。

【0144】上記第1信号処理回路は、入力されたnビットのデジタル信号を、予め設定された値に基づいてmビットのデジタル信号に変換するビット変換手段を備えていてもよい。

【0145】この場合、ビット変換手段に設定される値を、表示手段の表示特性や画像表示装置における周囲の環境等の種々の条件を考慮して設定すれば、表示画像の表示品位をさらに向上させることができるという効果を奏する。

【0146】例えば、ビット変換手段に設定された値は、上記表示手段を駆動する駆動手段の性能のバラツキを吸収するように書き換えられることが考えられる。

【0147】この場合、表示手段毎に生じる表示性能のバラツキが吸収できるようになるので、表示手段の個体間の表示性能の差を厳密に考慮しないでよくなる。この結果、画像表示装置全体の歩留りを向上させることができるので、該画像表示装置の製造に係る費用を大幅に低減することができるという効果を奏する。

【0148】また、上記ビット変換手段に設定された値は、上記画像表示装置の周囲の明るさに基づいて書き換えることが考えられる。

【0149】この場合、画像表示装置の周囲が暗い場合には、表示画像の暗い部分の階調数を上げるように上記設定値を書き換え、一方、画像表示装置の周囲が明るい場合には、表示画像の明るい部分の階調数を上げるように上記設定値を書き換えるようにすれば、画像表示装置の周囲の明るさに関わらず、常に高品位の画像を表示させることができるという効果を奏する。

【0150】また、上記ビット変換手段に設定された値は、上記表示手段に表示される画像内の表示特性に基づいて書き換えられることが考えられる。

【0151】この場合、表示画像全体が暗い場合には、表示画像の暗い部分の階調数を上げるように上記設定値を書き換え、表示画像全体が明るい場合には、表示画像の明るい部分の階調数を上げるように上記設定値を書き換えるようにすれば、画像表示装置に表示される画像の明るさに関わらず、常に高品位の画像を表示させることができるという効果を奏する。

【0152】上記ビット変換手段は、入力された信号を対応する予め設定された出力値に置き換えるルックアップテーブルで構成されていてもよい。

【0153】この場合、ルックアップテーブルには、入力値に対応する出力値が予め設定されているので、ビッ

ト変換手段における処理を迅速に行うことができる。しかも、ビット変換手段の構造を簡略化できるので、画像処理装置全体の構成も簡略化できるという効果を奏する。

【0154】また、上記ビット変換手段は、数値計算によりnビットのデジタル信号をm ($m > n$) ビットのデジタル信号に変換する演算素子で構成されていてもよい。

【0155】この場合、上記演算素子として、CPU (Central Processing Unit) やDSP (Digital Signal Processor) が考えられる。

【0156】これらCPUやDSP等はプログラマブルな素子であるので、ビット変換手段における設定値の書き換えに伴うユーザーインターフェースが簡単になり、操作がし易くなるという利点を有する。

【0157】画像表示装置においてカラー画像を表示する場合には、上記第1信号処理回路および第2信号処理回路を、RGBの色毎に設ければよい。

【0158】さらに、上記構成の画像処理装置を画像表示装置に備えてもよい。

【0159】この場合、画像表示装置における表示部に入力される信号の処理は、画像処理装置側で行われるようになっているので、表示部側に表示品位を高めるための高価な装置を必要としない。これにより、安価で高品位な画像表示装置を提供することができるという効果を奏する。

【図面の簡単な説明】

【図1】本発明の画像処理装置を備えた画像表示装置の概略構成図である。

【図2】図1に示す画像処理装置に備えられた第1信号処理部を示し、(a)は第1信号処理部の概略構成図、(b)は(a)に示す第1信号処理部における入力値と出力値との関係を示すグラフである。

【図3】図2に示す第1信号処理部における入力信号の信号レベルと透過率との関係を示すグラフである。

【図4】図1に示す画像表示装置に備えられた表示部のLCDの表示特性を示すグラフである。

【図5】図2に示す第1信号処理部における出力信号の信号レベルと透過率との関係を示すグラフである。

【図6】図1に示す画像処理装置に備えられた第2信号処理部の概略構成図である。

【図7】図6に示す第2信号処理部に備えられたノイズ発生回路の概略構成図である。

【図8】ランダムなノイズ信号を示す図である。

【図9】図8に示すノイズ信号のレベルの度数分布を示す分布図である。

【図10】カラー化した場合の図1に示す第1信号処理部における入力信号と出力信号との関係を示し、(a)は入力信号の信号レベルとLCDの透過率との関係を示すグラフ、(b)は出力信号のうちR (レッド) 信号の

(第2) 01-337667 (P2001-33T) 8

信号レベルとLCDの透過率との関係を示すグラフ、
(c)は出力信号のうちG（グリーン）信号の信号レベルとLCDの透過率との関係を示すグラフ、(d)は出力信号のうちB（ブルー）信号の信号レベルとLCDの透過率との関係を示すグラフである。

【図11】本発明の画像処理装置におけるLUTの値の書き換えを行うための各回路の接続状態を示した画像表示装置の概略構成図である。

【図12】図11に示す画像表示装置における表示部を使用される駆動用ICへの映像信号と同期信号とが入力される状態を示す説明図である。

【符号の説明】

11 表示部（表示手段）

12 画像処理装置

13 LCD

14 ソースドライバ

15 ゲートドライバ

16 第1信号処理部（第1信号処理回路）

17 第2信号処理部（第2信号処理回路）

18 LUT（ビット変換手段）

19 ノイズ発生回路

20 加算器

21 ビット数変換回路

22 BDE

24 領域判定回路

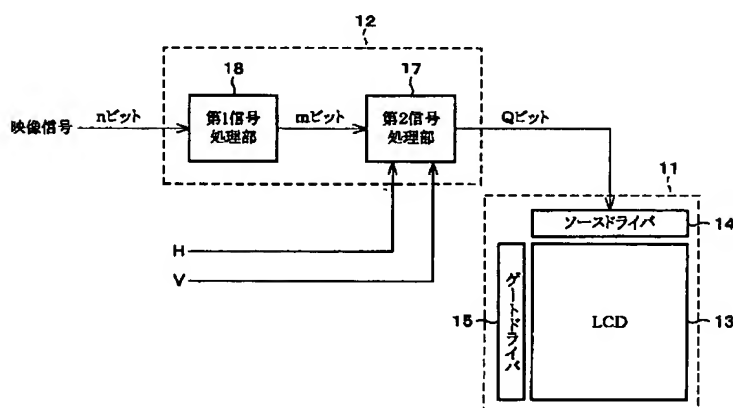
25 平均値計算回路

27 明るさセンサ

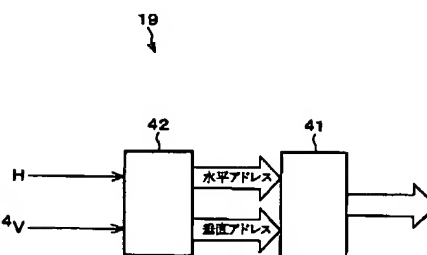
29 ソース用駆動IC

30 ゲート用駆動IC

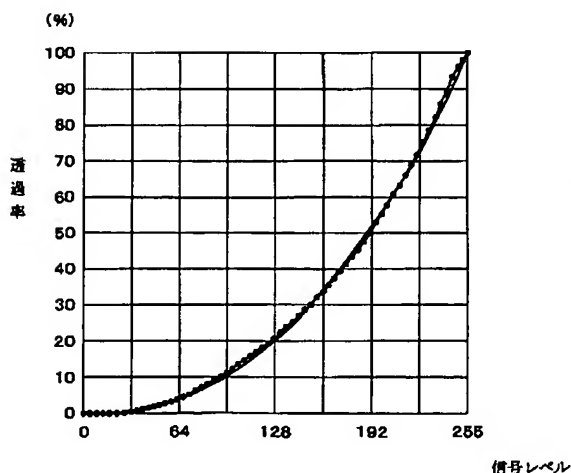
【図1】



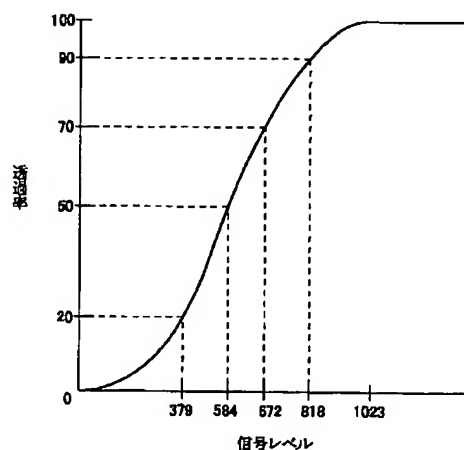
【図7】



【図3】

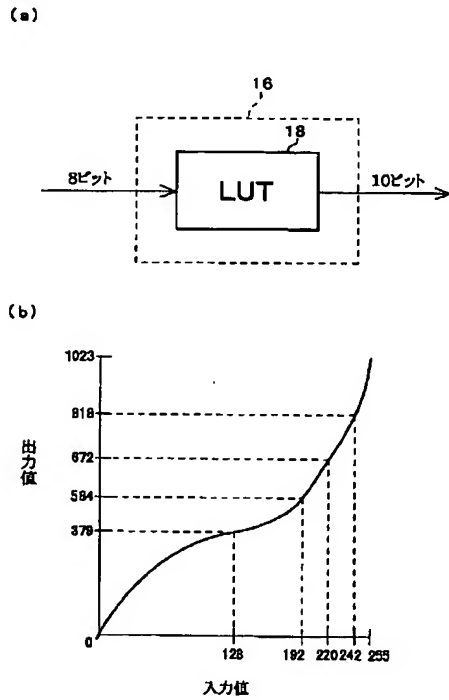


【図5】

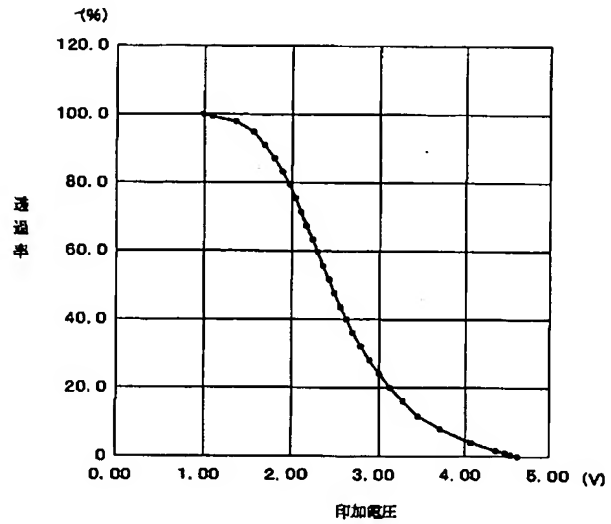


(第3) 01-337667 (P2001-33T)8

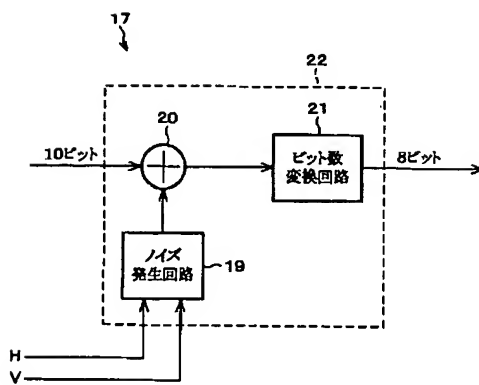
【図2】



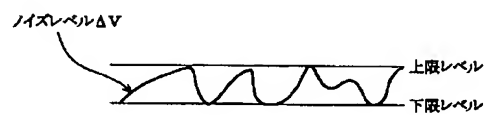
【図4】



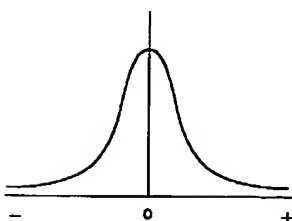
【図6】



【図8】

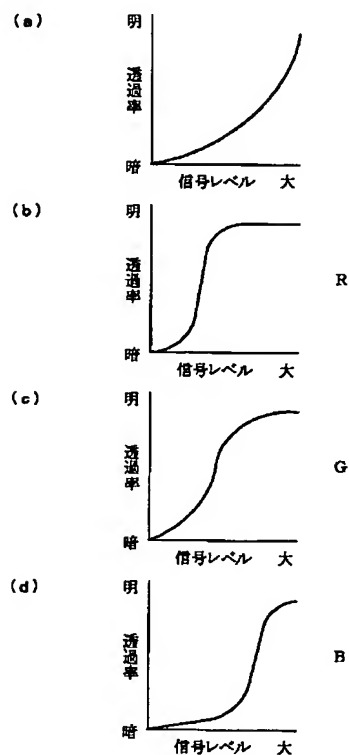


【図9】

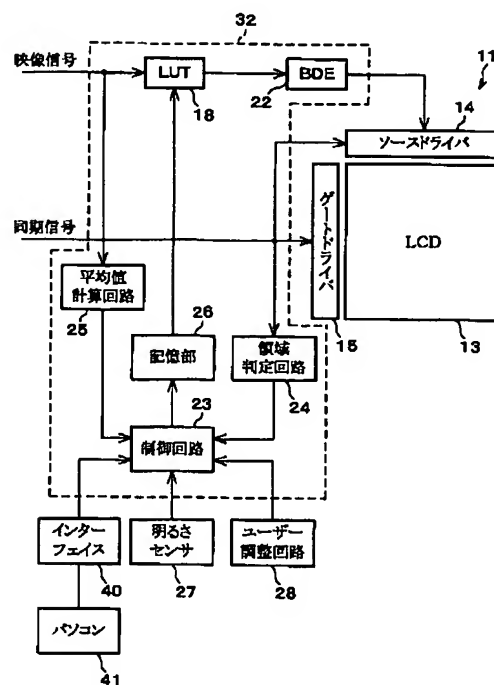


(第4) 01-337667 (P2001-33T)8

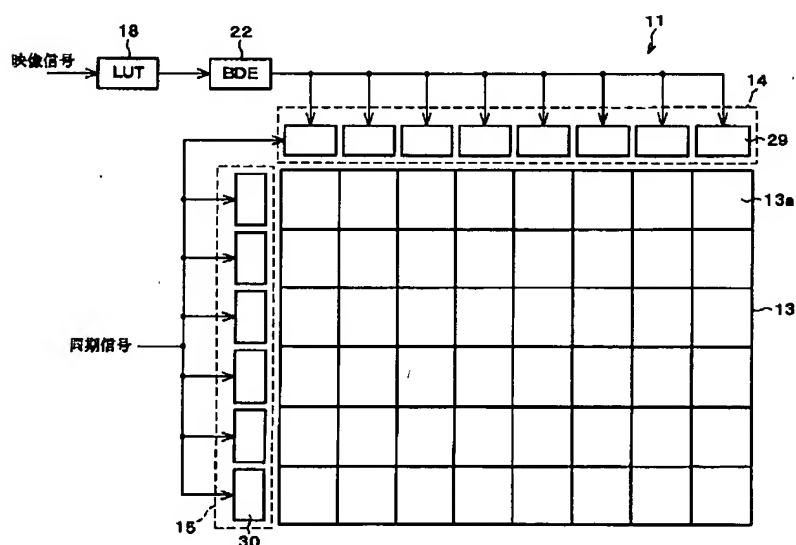
【図10】



【図11】



【図12】



(5) 0 1 - 3 3 7 6 6 7 (P 2 0 0 1 - 3 3 T | 8

フロントページの続き

(51)Int. Cl. ⁷	識別記号	F I	特許(参考)
G 0 9 G 3/20	6 4 1	G 0 9 G 3/20	6 4 1 Q 5 C 0 8 0
3/36		3/36	5 C 0 8 2
H 0 4 N 5/202		H 0 4 N 5/202	
5/66		5/66	A

F ターム(参考) 5B057 CA01 CA08 CA12 CA16 CB01
 CB07 CB12 CB16 CC03 CE04
 CE13 CH08
 5B080 DA06 FA02
 5C006 AA01 AA02 AA11 AA22 AF82
 BC12 BC13 FA52
 5C021 XA34 YA01 YC00
 5C058 AA06 BA13 BB11
 5C080 AA10 BB05 CC03 DD01 EE29
 JJ02 JJ05 KK02 KK43
 5C082 AA01 AA02 BA12 BA35 BB02
 BB03 BB51 BC02 BC03 BD02
 CA11 DA53 DA63 DA71 DA89
 MM07